

# DISEÑO DE UN PERIFÉRICO OPEN SOURCE PARA EL MANEJO DE SOFTWARE CAD

## Documento 3: Planos

TRABAJO FIN DE GRADO 2018

Daniel Hervás Rodríguez

Tutor: Antonio Cascajosa Fernández

Ingeniería en Diseño Industrial y  
Desarrollo de Productos



Universidad de Sevilla  
Escuela Politécnica Superior de Sevilla

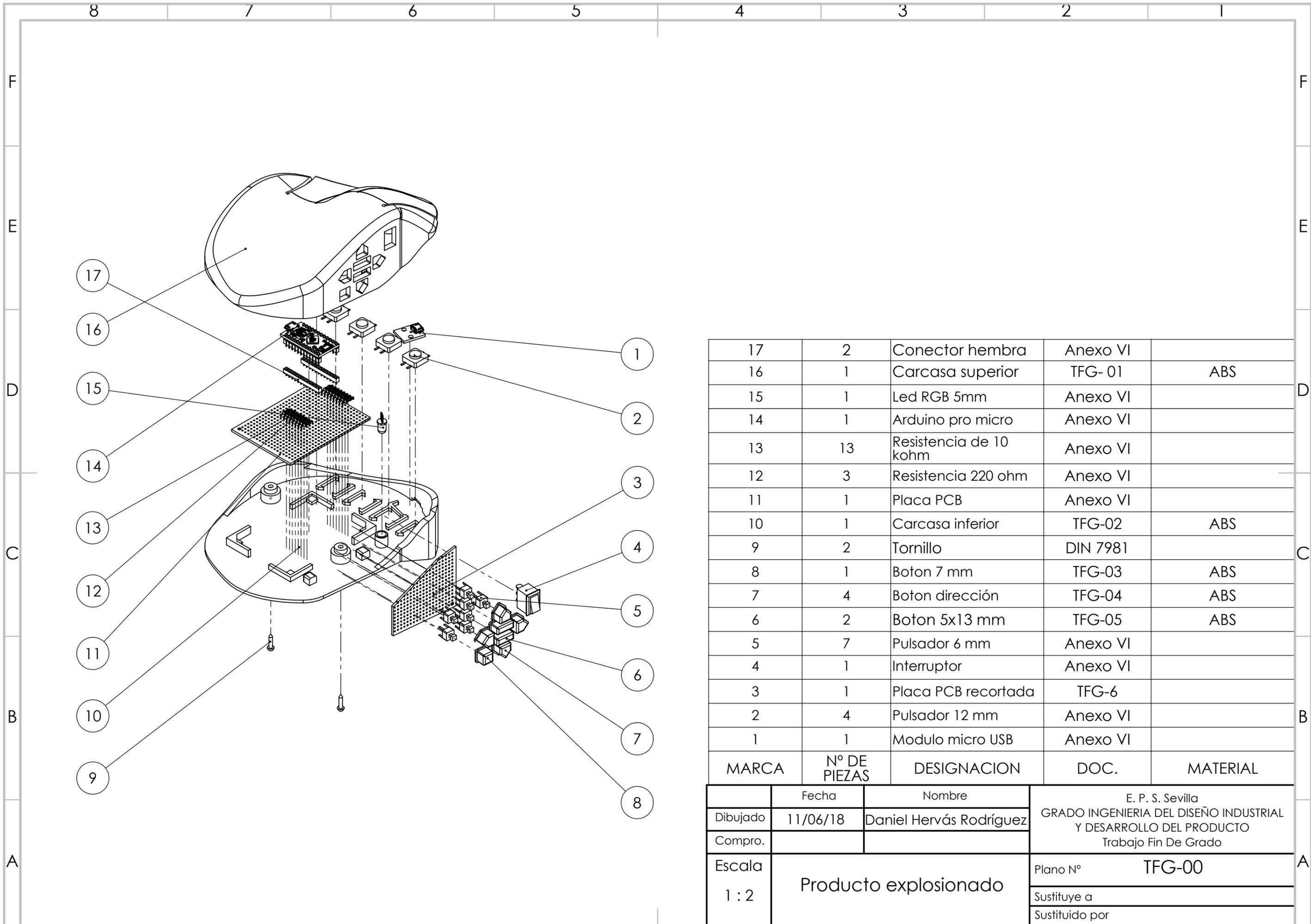


## ÍNDICE

<b>CAPÍTULO I: PRODUCTO EXPLOSIONADO</b> .....	2
1.1. PLANOS DEL PRODUCTO EXPLOSIONADO .....	2
1.1.1. PLANO TFG-00.....	3
<b>CAPÍTULO II: PIEZAS IMPRESAS</b> .....	4
2.1. PLANOS DE PIEZAS IMPRESAS .....	4
2.1.1. PLANO TFG-01.....	5
2.1.2. PLANO TFG-02.....	6
2.1.3. PLANO TFG-03.....	7
2.1.4. PLANO TFG-04.....	8
2.1.5. PLANO TFG-05.....	9
<b>CAPÍTULO III: PIEZAS MODIFICADAS</b> .....	10
3.1. PLANOS DE PIEZAS MODIFICADAS .....	10
3.1.1. PLANO TFG-06.....	11
<b>CAPÍTULO IV: ESQUEMA ELECTRÓNICO</b> .....	12
4.1. PLANOS DE ESQUEMA ELECTRÓNICO.....	12
4.1.1. PLANO TFG-07.....	13

# CAPÍTULO I: PRODUCTO EXPLOSIONADO

## 1.1. PLANOS DEL PRODUCTO EXPLOSIONADO

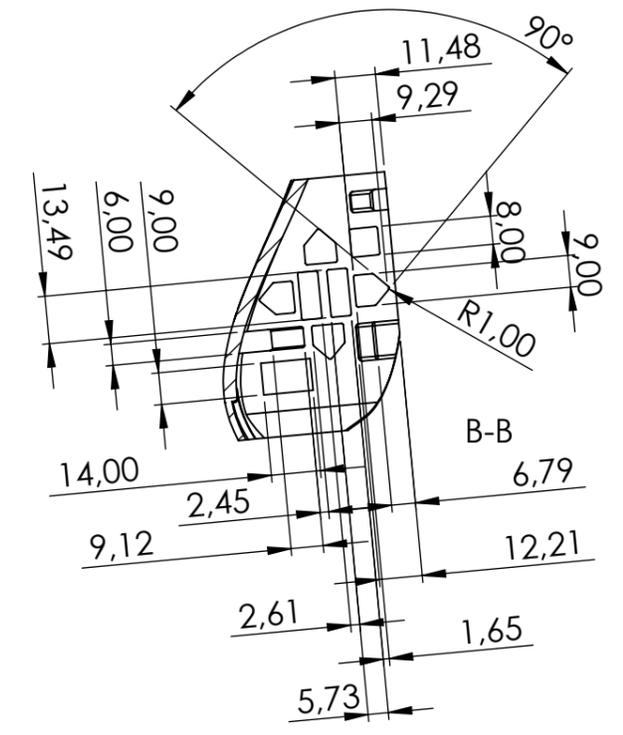
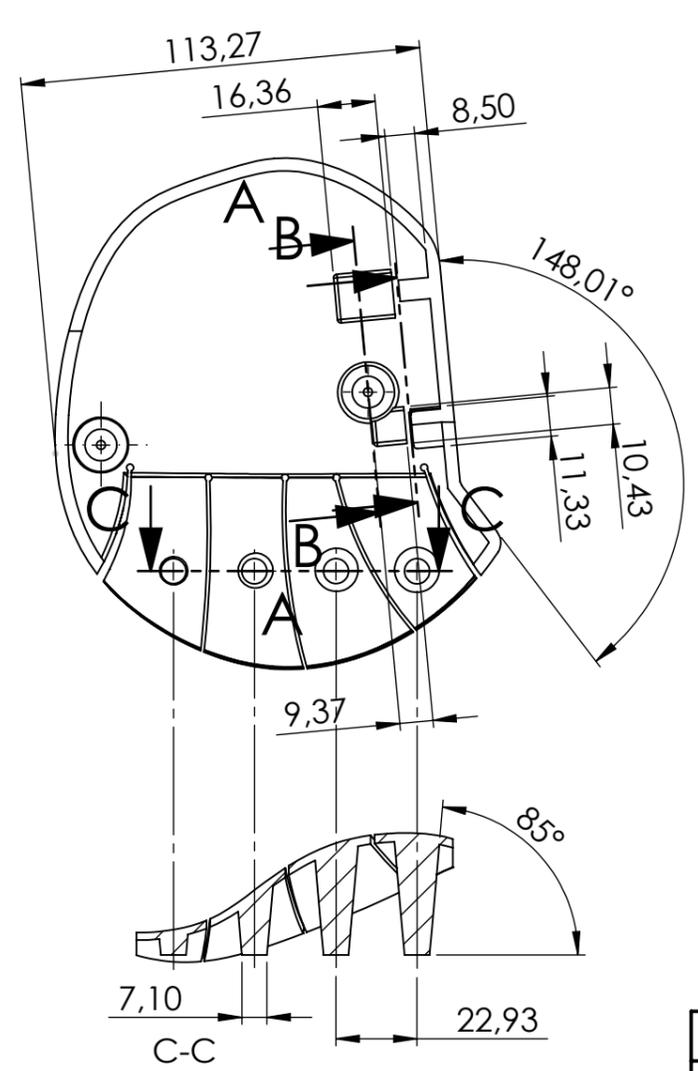
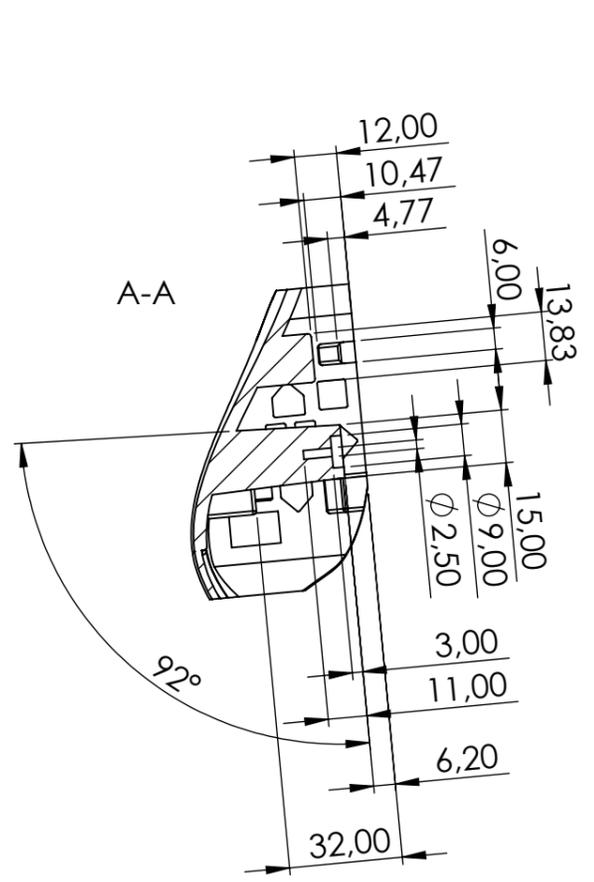
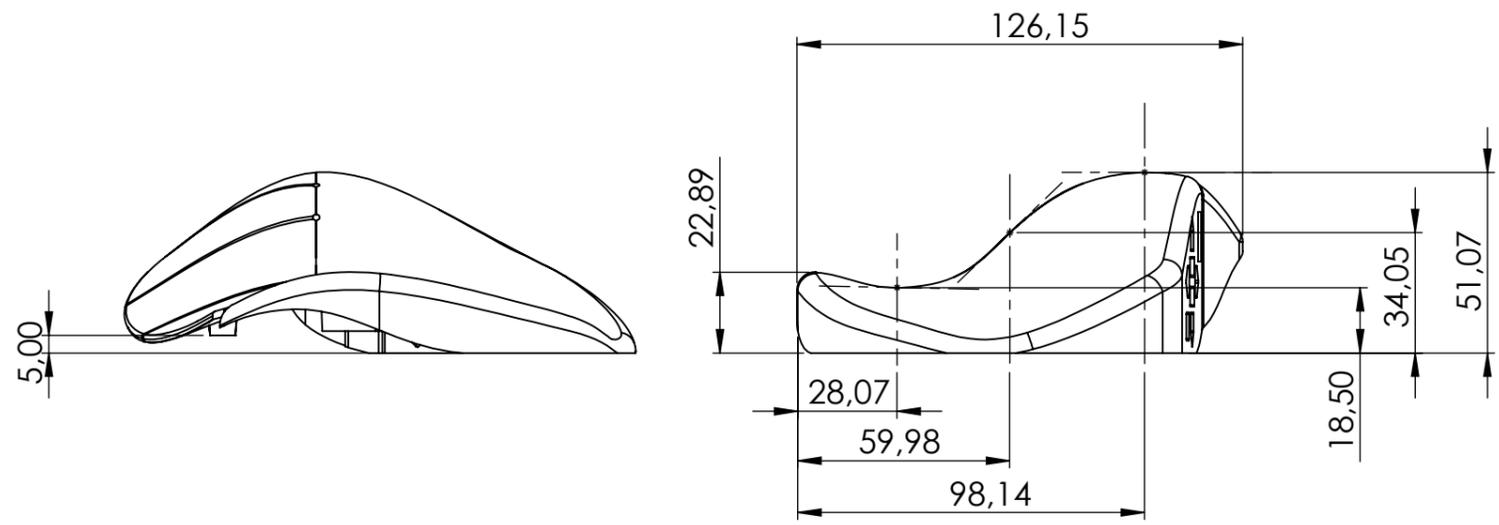


17	2	Conector hembra	Anexo VI	
16	1	Carcasa superior	TFG- 01	ABS
15	1	Led RGB 5mm	Anexo VI	
14	1	Arduino pro micro	Anexo VI	
13	13	Resistencia de 10 kohm	Anexo VI	
12	3	Resistencia 220 ohm	Anexo VI	
11	1	Placa PCB	Anexo VI	
10	1	Carcasa inferior	TFG-02	ABS
9	2	Tornillo	DIN 7981	
8	1	Boton 7 mm	TFG-03	ABS
7	4	Boton dirección	TFG-04	ABS
6	2	Boton 5x13 mm	TFG-05	ABS
5	7	Pulsador 6 mm	Anexo VI	
4	1	Interruptor	Anexo VI	
3	1	Placa PCB recortada	TFG-6	
2	4	Pulsador 12 mm	Anexo VI	
1	1	Modulo micro USB	Anexo VI	
MARCA	Nº DE PIEZAS	DESIGNACION	DOC.	MATERIAL

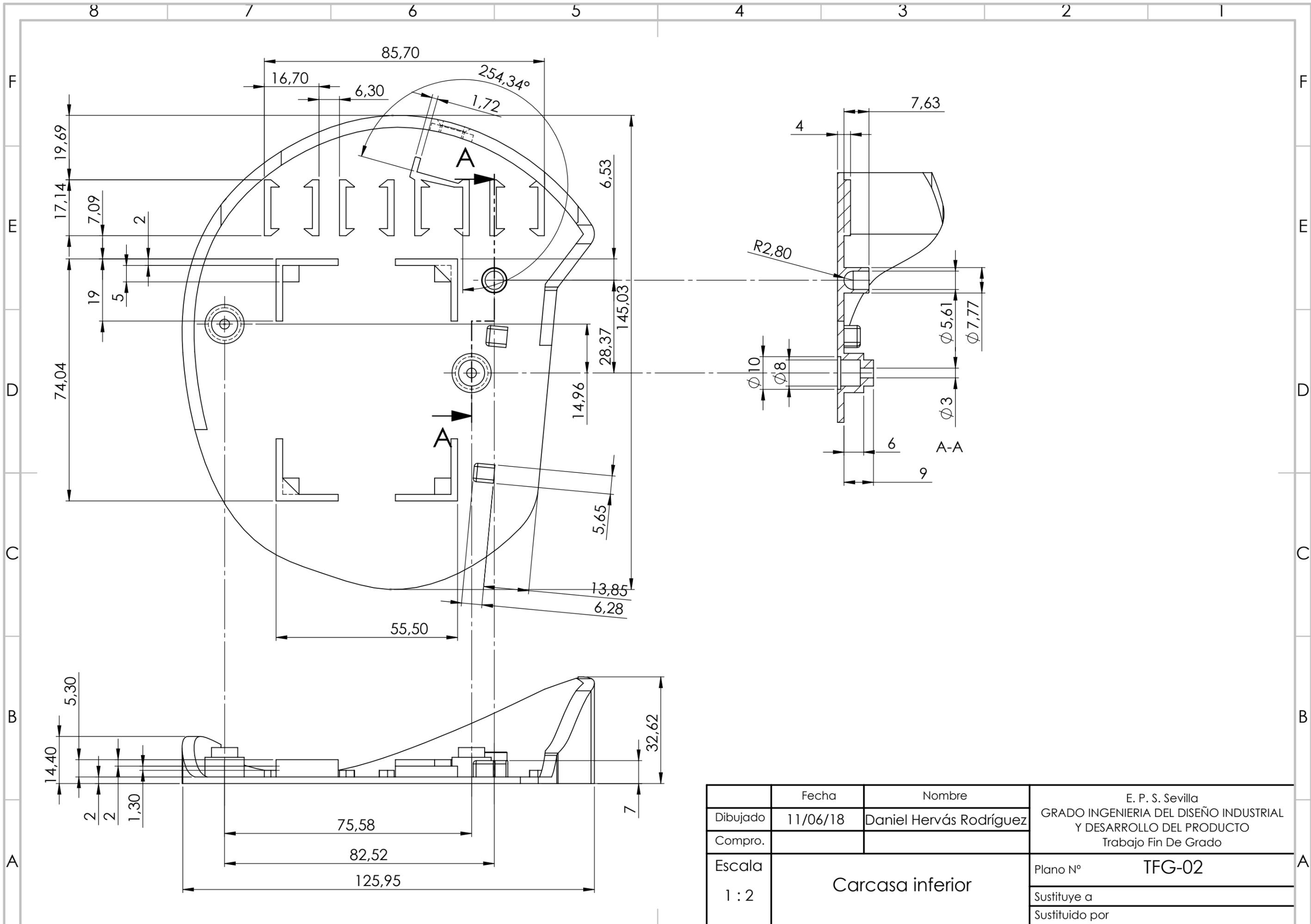
	Fecha	Nombre	E. P. S. Sevilla GRADO INGENIERIA DEL DISEÑO INDUSTRIAL Y DESARROLLO DEL PRODUCTO Trabajo Fin De Grado	
Dibujado	11/06/18	Daniel Hervás Rodríguez		
Compro.				
Escala	Producto explosionado		Plano Nº	TFG-00
1 : 2			Sustituye a	
			Sustituido por	

# CAPÍTULO II: PIEZAS IMPRESAS

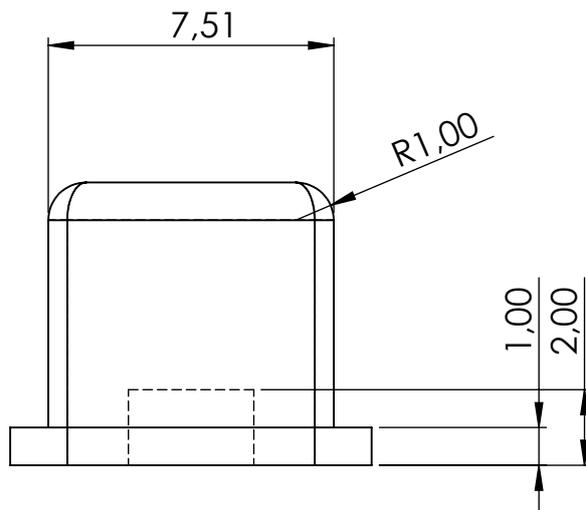
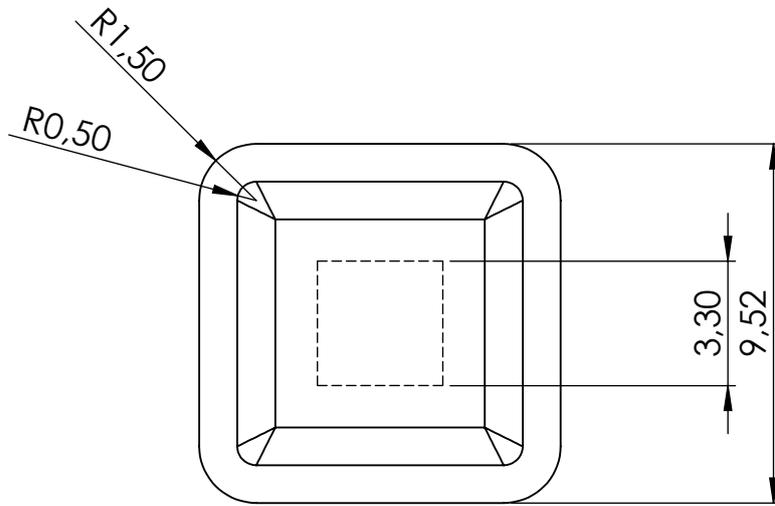
## 2.1. PLANOS DE PIEZAS IMPRESAS



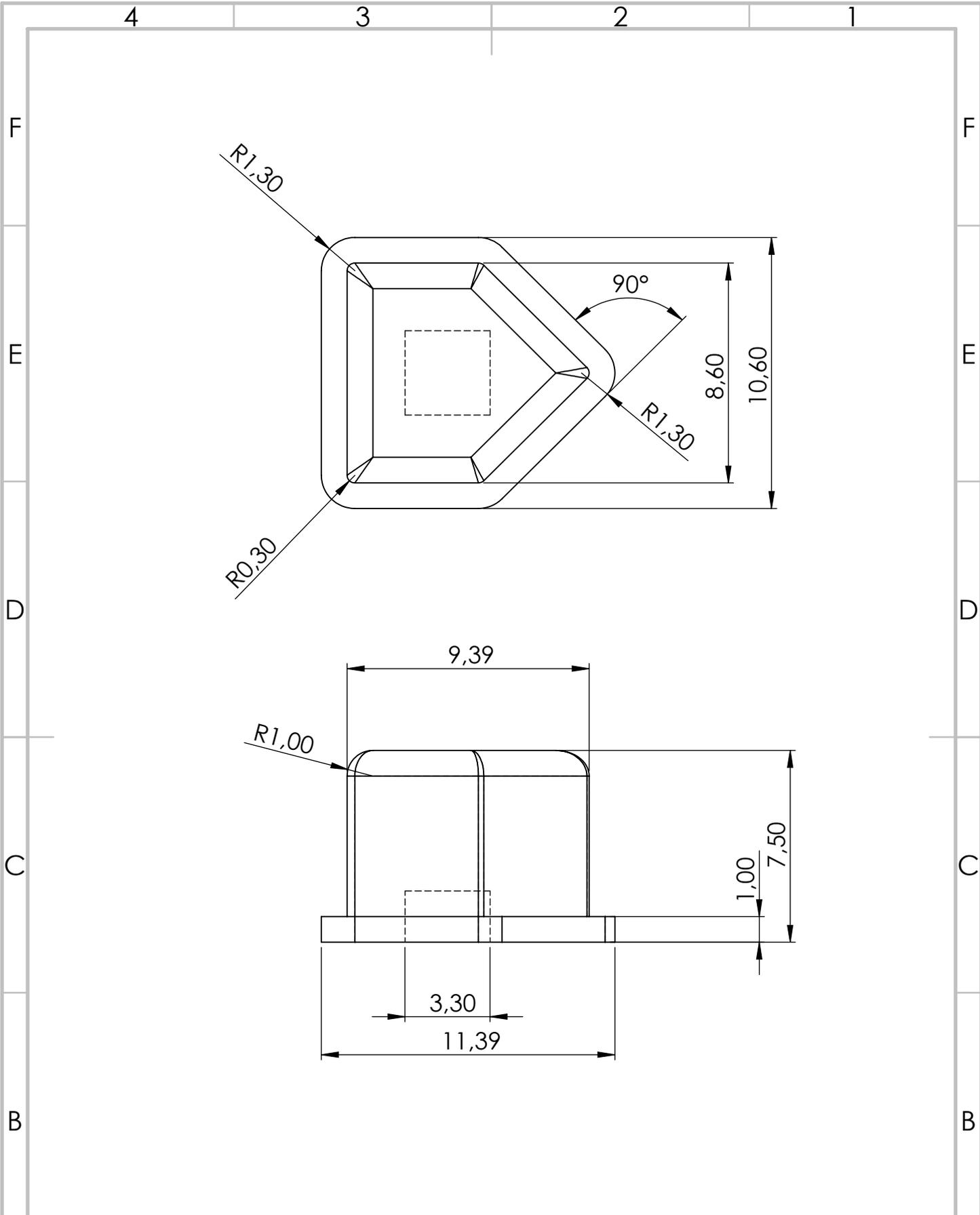
	Fecha	Nombre	E. P. S. Sevilla GRADO INGENIERIA DEL DISEÑO INDUSTRIAL Y DESARROLLO DEL PRODUCTO Trabajo Fin De Grado
Dibujado	11/06/18	Daniel Hervás Rodríguez	
Compro.			
Escala	Carcasa superior		Plano N° TFG-01
1 : 2			Sustituye a
			Sustituido por



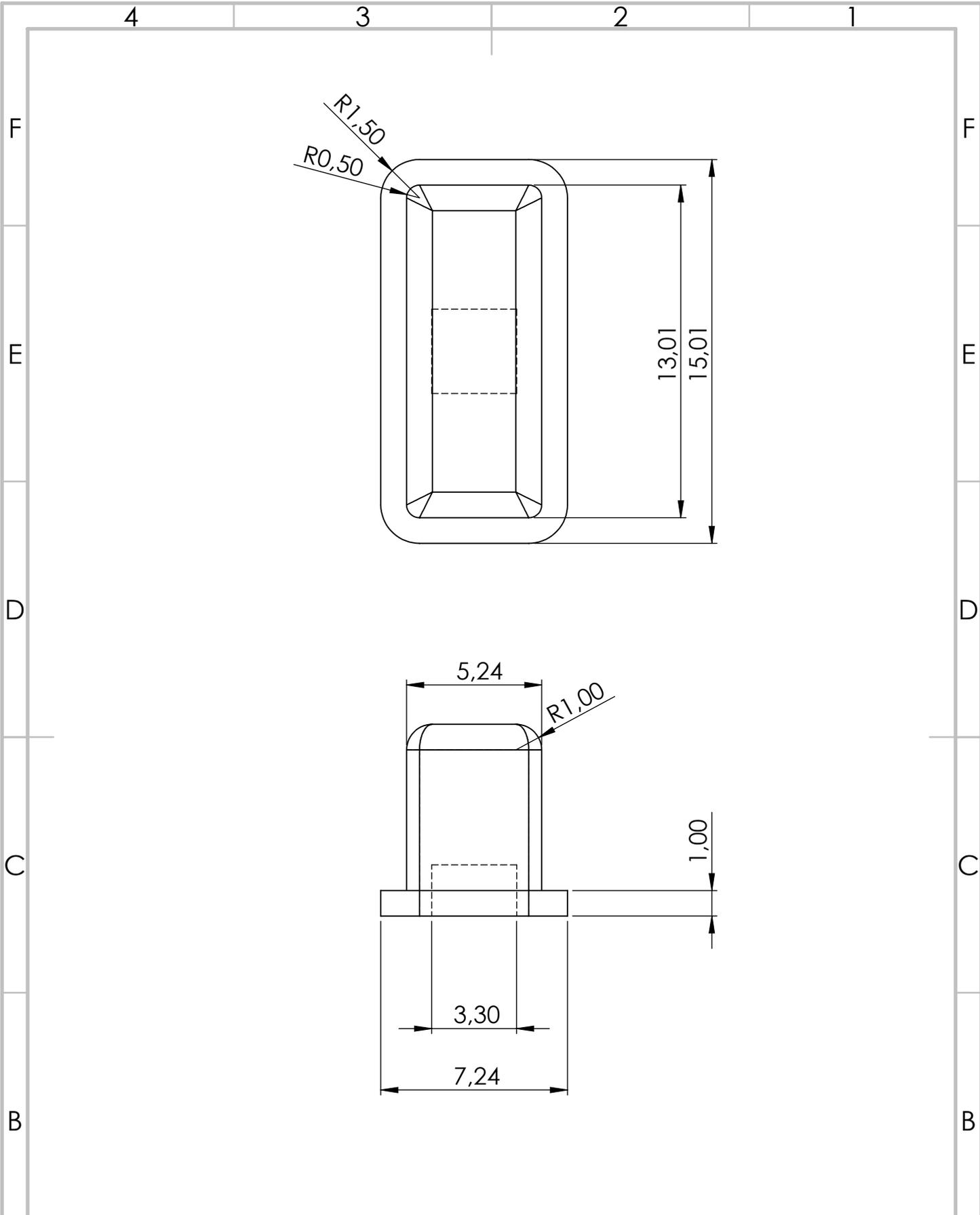
	Fecha	Nombre	E. P. S. Sevilla GRADO INGENIERIA DEL DISEÑO INDUSTRIAL Y DESARROLLO DEL PRODUCTO Trabajo Fin De Grado
Dibujado	11/06/18	Daniel Hervás Rodríguez	
Compro.			
Escala	Carcasa inferior		Plano N° TFG-02
1 : 2			Sustituye a
			Sustituido por



	Fecha	Nombre	E. P. S. Sevilla GRADO INGENIERÍA DEL DISEÑO INDUSTRIAL Y DESARROLLO DEL PRODUCTO Trabajo Fin De Grado
Dibujado	11/06/18	Daniel Hervás Rodríguez	
Compro.			
A Escala	Botón 7 mm		Plano N° TFG-03
5 : 1			Sustituye a
			Sustituido por



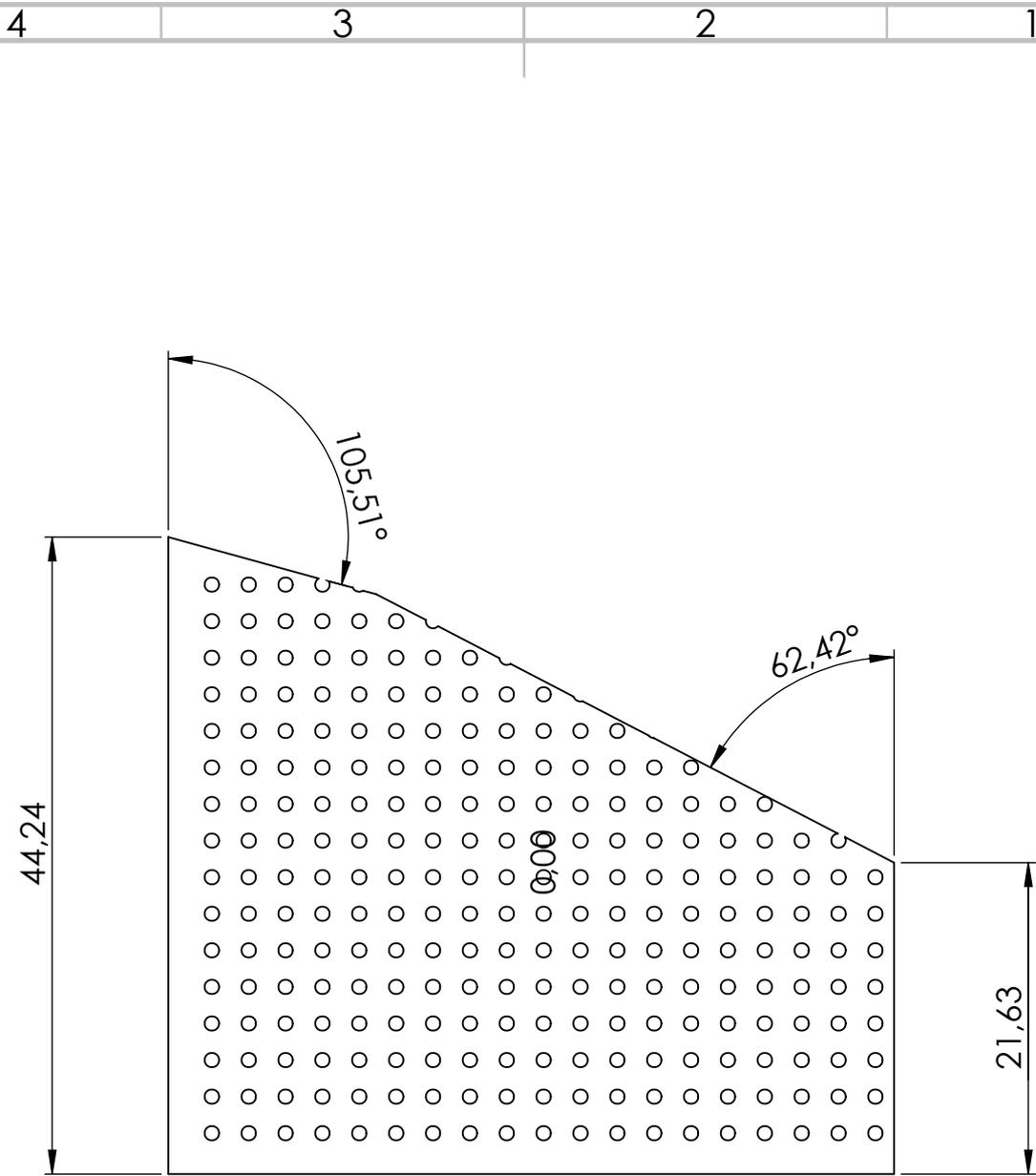
	Fecha	Nombre	E. P. S. Sevilla GRADO INGENIERÍA DEL DISEÑO INDUSTRIAL Y DESARROLLO DEL PRODUCTO Trabajo Fin De Grado			
Dibujado	11/06/18	Daniel Hervás Rodríguez				
Compro.						
A	Escala	Botón dirección		Plano N°	TFG-04	A
	5 : 1			Sustituye a		
				Sustituido por		



	Fecha	Nombre	E. P. S. Sevilla GRADO INGENIERÍA DEL DISEÑO INDUSTRIAL Y DESARROLLO DEL PRODUCTO Trabajo Fin De Grado
Dibujado	11/06/18	Daniel Hervás Rodríguez	
Compro.			
A Escala	Boton 5x13 mm		Plano N° TFG-05
5 : 1			Sustituye a
			Sustituido por

# CAPÍTULO III: PIEZAS MODIFICADAS

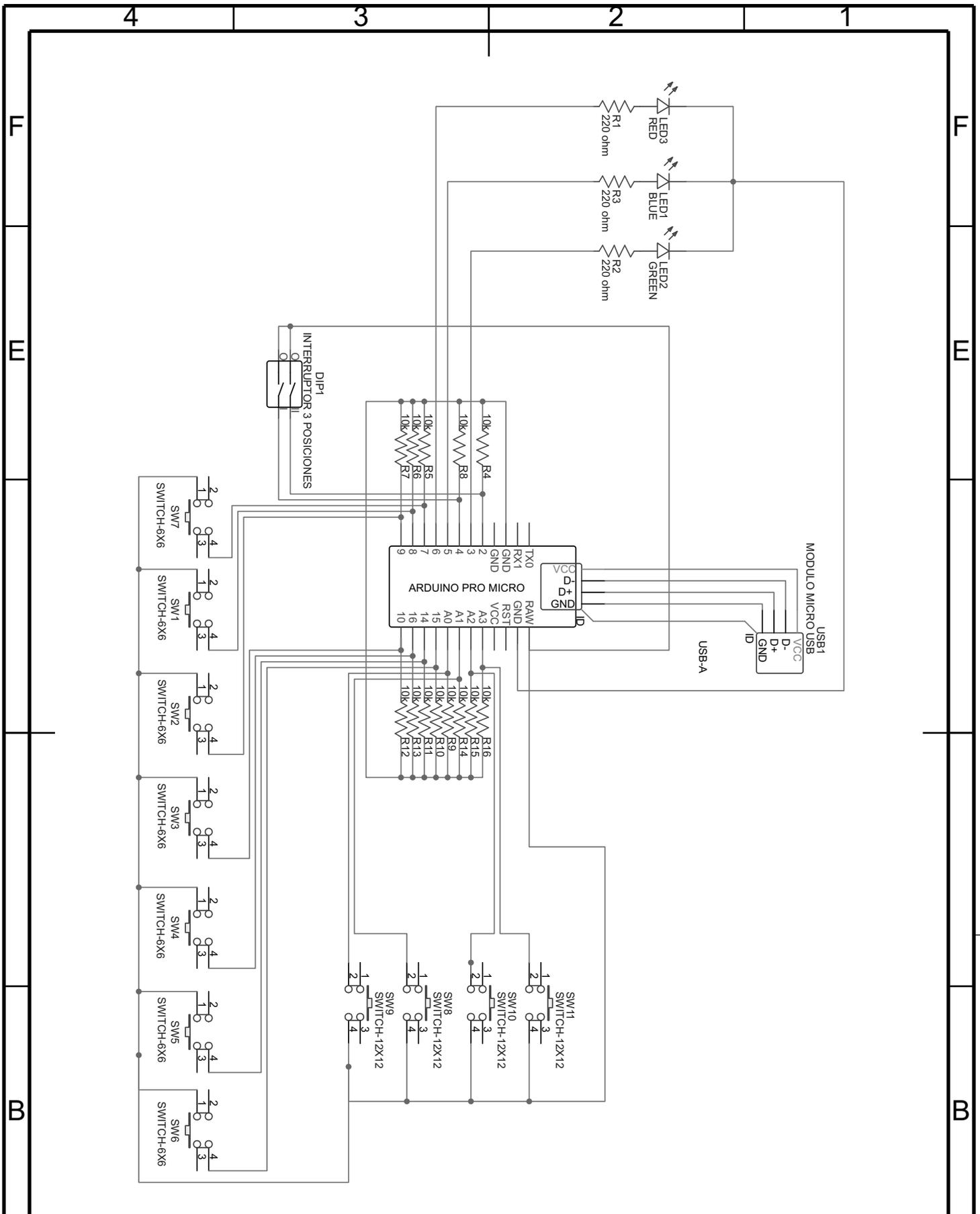
## 3.1. PLANOS DE PIEZAS MODIFICADAS



	Fecha	Nombre	E. P. S. Sevilla GRADO INGENIERÍA DEL DISEÑO INDUSTRIAL Y DESARROLLO DEL PRODUCTO Trabajo Fin De Grado
Dibujado	11/06/18	Daniel Hervás Rodríguez	
Compro.			
Escala	Placa PCB recortada		Plano N° TFG-06
2 : 1			Sustituye a
			Sustituido por

# CAPÍTULO IV: ESQUEMA ELECTRÓNICO

## 4.1. PLANOS DE ESQUEMA ELECTRÓNICO



		E. P. S. Sevilla	
		GRADO INGENIERIA DEL DISEÑO INDUSTRIAL Y DESARROLLO DEL PRODUCTO	
		Trabajo Fin De Grado	
Fecha	Nombre	Plano N°	TFG-07
Dibujado 11/06/18	Daniel Hervás Rodríguez	Sustituye a	
Compro.		Sustituido por	
Escala 1 : 1	Esquema electrónico		