



	Fecha	Nombre	Escuela politécnica superior Sevilla Grado ingeniería electrónica industrial	
Dibujado	21/03/2018	Antonio José Fernández Femia		
Escala	Red de equipos de medida de ruido con comunicación Lora		Plano número 3.4	
	Circuito inicial del convertidor RMS-DC y del convertidor analógico-digital			