

NOMBRE DEL ALUMNO: Luis Miguel González Berrocal

TITULO DE GRADO: Ingeniería Electrónica Industrial

CURSO ACADEMICO: 2014/15

TITULO DEL PROYECTO: Diseño e implementación de un módulo de Propiedad Intelectual bajo arquitectura AMBA bus para el escalado de imágenes

TUTOR: Carlos Jesús Jiménez Fernández

COTUTOR: Laurentiu Acasandrei

INDICE DE CONTENIDOS: Memoria

A.1 Función imse_Resize

A.2 Código para simulaciones

A.3 Código empleado en el capítulo de resultados

A.4 Código empleado en el video de la demo de presentación

B.1 leon3mp

B.2 TFG_IMAGE_SCALING

B.3 TFG_AHB_MASTER

B.4 TFG_APB_SLAVE

B.5 TFG_ROW_INTERPOLATION

B.6 TFG_RESIZE_EMBB

B.7 TFG_HRESIZE_KERNEL

B.8 TFG_VRESIZE_KERNEL

B.9 TFG_ROW_BUFFER